MENUE SEARCE INDEX JAPANESE BACK

3/3

PATENT ABSTRACTS OF JAPAN

(11)Publication number:

02-196390

(43)Date of publication of application: 02.08.1990

(51)Int.CI.

G06K 19/07 G06F 1/26

(21)Application number: 01-017100

(71)Applicant: HITACHI MAXELL LTD

(22)Date of filing:

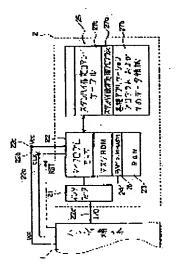
26.01.1989

(72)Inventor: TAKAHASHI TAKEHIRO

(54) IC CARD

(57)Abstract:

PURPOSE: To reduce the average power consumption of an IC card by setting the IC card being in a state of waiting for a command to a stand-by state, and stopping a power supply to its MPU and a peripheral circuit during that period. CONSTITUTION: An MPU 22 has a function to be set to a regular operation mode for executing a processing corresponding to a command received from a handy terminal 1, and a stand-by mode for suppressing or stopping the power consumption of each built-in circuit. In this state, the MPU is initialized by turn-ON of a power source and becomes the regular operation mode, and also, becomes the regular operation mode from the stand-by mode by receiving a reset signal to a reset terminal 22b from the handy terminal 1. In such state, the stand-by mode enters after executing a processing by a prescribed command, therefore, in an EEPROM 25, a stand-by setting



processing program 27a is stored, for instance, by down-load. In such a way, the power consumption of an IC card is reduced, and it can be driven for many hours.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

أريع

⑩日本国特許庁(JP)

① 特許出願公開

◎ 公 開 特 許 公 報 (A) 平2-196390

®Int. Cl. ⁵

識別記号

庁内整理番号

❸公開 平成2年(1990)8月2日

G 06 K 19/07 G 06 F 1/26

> 6711-5B G 06 K 19/00 7459-5B G 06 F 1/00

330

審査請求 未請求 請求項の数 4 (全9頁)

図発明の名称

ICカード

②特 願 平1-17100

②出 願 平1(1989)1月26日

個発明者 髙橋

台 抽

大阪府茨木市丑寅1丁目1番88号 日立マクセル株式会社

内

の出 願 人 日立マクセル株式会社

大阪府茨木市丑寅1丁目1番88号

邳代 理 人 弁理士 梶山 佶是

外1名

明細管

- 1. 発明の名称 I C カード
- 2.特許請求の範囲
- (1) 外部装置から受けたコマンドに応じた処理を 実行する動作モードと内蔵された各回路の電力消 要を抑え或いは停止させるスタンパイモードとおいて、前記動作モードにおいて、前記動作モードにおいて、前記動作モードに起いて前記外部装置から受けたコマンドに応入の信息が記スタンパイモードを 頭記外部装置から送出されるスタンパイ解除に 前記外部装置から送出されるスタンパイテート を受けて前記スタンパイモードから前記動作モードに入ることを特徴とするICカード。
- (2) 動作モードからスタンパイモードへの移行は、 外部装置から送出されるスタンパイモードを指示 するコマンドに応じてなされることを特徴とする 請求項1記載のICカード。
- (3) 複数のコマンドのそれぞれに対応してスタン パイモードに入ることの可否を示す可否情報を備 えていて、外部装置から送出されたコマンドに対 応して前記可否情報を参照し、前記コマンドに対

応した処理の実行後に参照した前記可否情報が前記スタンパイモードを示しているときに前記スタンパイモードに入ることを特徴とする請求項1記載のICカード。

- (4) 複数のコマンドのうちスタンパイモードに入るスタンパイモード指定のコマンド情報を育していて、外部装置から送出されたコマンド情報を対応して前記スタンパイモード指定のコマンド情報を参照し、前記コマンドに対応した処理の実行後にそのコマンドが前記スタンパイモードを指定するコマンドであるときに前記スタンパイモードに入ることを特徴とする韶求項1記載のICカード。
- 3.発明の詳細な説明 【産業上の利用分野】

この発明は、ICカードに関し、詳しくはICカードの消費電力を低減することができるようなICカードの改良に関する。

[従来の技術]

従来の I C カードが行う外部装置との間のデータ投受動作としては、例えば、外部装置の I つで

あホストコンピュータ、 I C カードリーダ・ライタ、 或いは端末装置 (以下、これらを含めてた 表置で代表する)に I C カードが装着されたこと きに、 端末装置から発信されたコマンドを 1 C カードの内部制御プログラムで解説し、 その内容に 従ってメモリのアクセス、 例えばデータの きいに 、 では、 での 特別である。 この 場合 ない ない ない ない ない はに 、 マスター状態にあって、 I C カードはスレーブとなり、 端末装置からのコマンドを持って動作する。

このような従来のICカードでは、その消費電力が1チップ型ICを内蔵するものでは約50m W程度であり、2チップ型ICを内蔵するものでは約210m W程度である。これは、卓上電子計算機等の消費電力が0.3~15m W程度であるのに比べ、比較的大きな消費電力であると言える。

一方、近年、一枚のICカードで極々の機能を 持たせて、あるときは銀行用に、あるときは病院

- 3 -

この発明は、このような従来技術の問題点を解決するものであって、 I C カードの消費電力を低減し、例えば、小容量電池等を使用して電力供給をしても長時間駆動することができるような I C カードを提供することを目的とする。

[課題を解決するための手段]

このような目的を達成するためのこの発明のICカードの構成は、外部装置から受けたコマンドに応じた処理を実行する動作モードと内蔵された各回路の電力消費を抑え或いは停止させるスタンバイモードとを有するICカードにおいて、動作モードにおいて外部装置から受けたコマンドに応じた処理を実行した後にスタンバイモードに入り、外部装置から送出されるスタンバイ解除信号を受けてスタンバイモードから動作モードに入るものである。

[作用]

ICカードは、通常、それが装着される端末装置のキー操作に応じ、その端末装置から転送されるコマンドを受けてこれをデコードしてコマンド

用に、またあるときには、クレジット用にと各種の用途に使用できるようにすることがJCカードに要求されている。しかも、各種の要求を演たすために、ICカードが携帯用の端末装置に装着されて使用されるようになってきている。

[解決しようとする課題]

ICカードを排帯用の端末装置であるハンディターミナル等の端末装置で使用する場合、端末装置側は、通常、電池駆動のICカード端子付き端末装置(以下、ハンディ端末)となっていて、比較的大容量の電池が組込まれている。それがハンディ端末の重量を重くし、その軽減の障害となるばかりか、充電式電池を内蔵するものでは、ICカードの消費電力が大きくなると充電同数も多くなる欠点がある。

また、ICカードは、通常、それが装着される 端末装置から電力供給を受けるが、電力消費が多 くなるとICカード側の発熱量とも大きくなり、 このような問題も含めてICカードの電力消費量 は少ないに越したことはない。

- 4 -

に対応する処理を実行する。この場合、ICカードは、コマンドを受けるまでコマンド待ち状態となっている。一方、ICカード内での処理実行時間は、このコマンド待ちの時間に比して極めて小さい。それ故、コマンド待ち時間に消費される電力もばかにならず、この時間に消費される電力を低減することにより、その平均消費電力を低減することができる。

そこで、前記の構成のように、ICカードがコマンドに応じた処理を実行した後にスタンパイモードに入って、その内蔵の各回路に対する電子を関係といるようには、焼末装置かられるコマンドを実行する場合には、焼末装置からスタンパイ状態を解除させる信号、例えば、ICカードに内蔵されたマイクロサを供給して、MPU)のリセット端子にリセット信号をれるようにしたコマンドをデコードが趣に入って、入力されたコマンドをデコードして処理が実行されるようにする。なお、RAMが内蔵されているICカー

ドでは、スタンパイモード中においてRAMへの パックアップのみは継続させるようにする。

以上のようにすれば、ICカードが外部装置の 1つである端末装置等に装着されて使用される場合には、次のコマンドが転送される時間までの間 スタンパイモードに入ることができ、この間、そのMPU及び周辺回路に対する電力供給が抑止され、或いは停止されるので、ICカード全体の平均消費電力を低減させることができる。

なお、ICカードが多くのコマンドを連続して では、このコマンドを連続して では、このはは、このはは、このはないである。 ともでは、このようにしても、このはできないできる。 ともでは、このようにしても、このはできないできる。 ともでは、このようにしても、にいっているでは、 では、このようにして、いいでは、 では、このようにして、このはできないできないできないできないできないできないできないできないできないでは、 では、このようにして、このは、 では、このようにしても、このはでは、 では、このようにしても、にいるでは、 では、このようにしても、にいるでは、 では、このようにしてもない。 では、このようにしてもよい。 「実施例」

-7-

受けるCLK端子22b、データの授受を行うための信号線である【/O22d等を有している。

なお、この例では前記のような構成としているが、これらの各要素の組合せ及びICチップの数を限定するものではなく、ゲートアレイ等の各種のハードウェア回路或いはその他の論理回路等が加えられ、又は前記回路の一部がこれら回路に置き換えられていてもよい。

ここで、データの費込み、競出し、暗証番号等の確認情報の照合、特定の処理プログラムの起動、通信制御処理等を行う基本的な処理プログラムは低MPU22に内蔵されたマスクROM24に配修されている。また、第3図に示すように、MPU22は、ハンディ端末1から受けたコマンドの成された各回路の取力消費を抑え或い能を有していて、電源ONで初期設定されて、通常の動作モードとに設定される機能を利いて、電源ONで初期設定されて、通常の動作モードとなり、また、ハンディ端末1からリセット信号を受けてスタンバイモードを受けてスタンバイモー

以下、この発明の一実施例について図面を参照 して詳細に説明する。

第1図は、この発明を適用した一実施例のICカードにおけるMPUの処理のフローチャート、第2図は、その内部構成を示すブロック図、第3図は、その状態運移の説明図、第4図は、第1図の処理におけるICカードの各端子信号とその処理のタイミングチャート、第5図及び第8図は、それぞれこの発明の他の一実施例のICカードにおけるMPUの処理のフローチャートである。

第2図に示すように、ICカード2は、ハンディ端末1との間でデータの授受を行うインタフェース21と、RAM23、マスクROM24、RAMコントロールレジスタ28、データ又は/及びプログラムを格納するBEPROM25、そして、これらとパス等により接続され、これらを制御するMPU22とで構成されていて、MPU22は、ハンディ端末1から電源供給を受けるリセット端子(RST)22c、そしてクロック信号を

-8-

ドから通常の動作モードとなる。そして、スタンバイモードは、所定のコマンドによる処理を実行した後に入り、そのためにEEPROM25には、例えば、ダウンロードによりスタンパイ設定処理プログラム27aぱマスクROMに格納してももちろんよい。

スタンパイ設定処理プログラム27aは、所定の処理実行後にMPU22により起動されることで実行され、ICカード2を通常の動作状態のモードからスタンパイモードへと移行させ、ICカード2をスタンパイ状態に設定する。

EEPROM25 (又はマスクROM24でもよい)には、第5図の実施例において使用するために設けられるスタンパイ指定コマンドテーブル27cと、例えば、会社関係の動務に関する動息関係データ処理等の各種のアプリケーションに応じた複数の処理プログラムを記憶したアプリケーション処理プログラム群27b及びそのデータ等とが

格納されている。

一方、RAMコントロールレジスタ28には、 電源 "ON" 時のリセット解除からスタートとし たことをボすスタンパイパワーピット (STBY

PWR)、RAMのアクセスの可否を示すRAMイネーブルピット、スタンパイモードへの移行を制御するスタンパイフラグ等のフラグが各1ピットで設けられている。

次に、その動作について第1図に従って説明すると、ICカード2がハンディ協議1に装着され、電源(VCC)・クロック信号(CLK)等が印加され、供給されたリセット信号(RST)が解えての場合は、インカード2のマスクでの場合は、「Cカード2の場合、「Cカード2の場合、「Cカード2の場合、「Cカード2の場合、「Cカード2の場合、「Cカード)を受けているので、パワーオンリセット時には、通常の動作をでいてのパワーオンリセット時には、通常の動作を行う処理となり、これは、あらかじめ設定された通常動作時のアドレスからスタートし、そこを明

- 1 1 -

が"OFF"された後の"ON"であるので、ス タンパイパワービットは、まだ、クリア状態にあ る。その結果、このときにはNO条件となり、ス テップ②へと移り、ここで、ICカード2のMP U22は、第3図に示すように、電源ON初期設 定でイニシャライズ処理を実行して通常の動作も ードに入る。そして、ステップ②に移り、ハンデ ィ端末1からのコマンド待ち状態に入って、ハン ディ端末1から送出されるコマンドをMPU22 が受け、ステップ④でこれをデコードし、これに 対応した処理を実行して、ステップのでレスポン スメッセージをハンディ端末1に転送する。これ らのタイミング関係を示すのが、第4図である。 ` 次に、スタンパイ設定処理プログラム27aを 起動してスタンパイモードに入る動作に移るが、 先ず、ステップ®において、RAMコントロール レジスタ28のRAMイネーブルビットを "0" にクリアする。このビットがクリアされることに よりRAM23自体がイネーブルされなくなり、 ICカード1の内蔵RAM23のアクセスが禁止

アドレスとするプログラムが起動される。このことは、後述するスタンパイモードから通常の動作モードへ復帰するときにも同様であり、この場合のスタートアドレスも問ーとなる。

第1図、第4図に示すように、リセット(RST)スタートで、ICカードの所定の処理プログラムがスタートし、まず、パワーオンリセットか、助作後のリセットかのいずれからの復帰であるかをMPU22が判定し、それぞれに応じた処理がなされる。その判定処理が第1図のステップ①であって、RAMコントロールレジスタ28のスタンバイパワービット(STBY PWRビット)を参照してそれが"1"であるか否かを判定する。

このスタンパイパワービットは、RAM23の 電源のパックアップ状態を表すビットであり、一 度のセットでVCCの印加中は保持されるが、VCC が"OFF"状態にされるとクリアされる。

そこで、先のステップ①におけるRAMコントロールレジスタ28のスタンパイパワーピットの参照では、パワーオンリセット政後であり、電源

-12-

され、スタンパイモード中、RAM23に記憶されたデータは保護される。

イネーブルビットをクリアした後に、ステップ ⑤にて、スタンパイパワービット(STBY P WRビット)を"1"にセットして、さらに、ステップ®においてスタンパイフラグ(STBYフ ラグ)を"0"クリアする。そして、これをクリアすることで処理は終了して、ここでICカード 2内のMPU22はスタンパイモードに入り、スタンパイ状態となる。これらのタイミング関係を 第4図に示す。

さて、この状態においてハンディ 端末 1 からり セット端子へリセット信号(RST信号)を印加 すると、ICカード 2 は、前記のステップ ①において、前記のRAMコントロールレジスタ 2 8 のスタンパイパワービットを参照してそれが "1" となっているので、YES条件が成立して、ステップ つと移行して、即座に通常モードに復帰して、コマンドメッセージ受信等の前記処理を実行して、

·- 1 3 -

ステップ③~ステップ®の処理を行ってスタンパイモードに入ることにある。

この処理では、スタンパイパワービットがセットがもなるスタンパイモードからの復知であるから、MPU22は、これを判定し、スティズののイニシャライズ処理を実行することド待ちマンスティズのへと移行する。ここでコマンド待ちマンで、入り、ハンディ端ママンドを実行して、大いというでは、大りに、大いでは、スタンパイモードに入る。以降に示すよりになる。以降、第4図に示すまでにの動作になる。以降、第4図に示すまで、ハンディ端末1からのVCCが停止されるまでこの動作を繰り返す。

なお、以上の場合、スタンパイモードにあって もRAM23に対するデータについての電力供給 はなされ、そのデータの状態は保持されている。

以上のようにすることで、各コマンドを実行した後にコマンド待ち状態に入ることなく、スタン

-15-

そして、ステップのaの判定処理でYES条件が成立して受信したコマンドがスタンパイ指定コマンドであるときにのみ、第1図のステップの以降の処理が行われ、この判定でNO条件となり、スタンパイ指定コマンド以外のコマンドであると、料定されたときには、ステップのへと移行して、ステップのaでと表のコマンド処理を実行して、ステップのaでと表る。

ここで、ステップ③ aのスタンパイ指示コマンドであるかの判定処理は、第2図に示すICカード2のEEPROM25に配憶されたスタンパイ指定コマンドテーブル27cが検索され、このテーブルに配憶されたコマンド対応のフラグによりスタンパイモードのあるかを判定するものである。なパイモの場合、このコマンドテーブルは、スタンパイモのよい。

このように、この実施例は、第1図のものと異

パイモードとなるので、次にコマンドを受けるま での間のICカード2の消費電力を低減すること ができる。

このことでコマンド待機時の消費電力を従来の ICカードに比して約40分の1程度まで低減することが可能である。なお、2チップ搭載型のI Cカードにあっては、MPUとEEPROMが多少の電力を消費するが、EEPROMのスタンパイ状態中の消費量は極めて微量のため、この種のICカードにおいても消費電力低減量は1チップ搭載型とほぼ同程度までにできる。

第5図は、他の実施例であって、スタンパイコマスドを受けてこれによりICカード2がスタッパイモードに入るものであって、第1図のステップのの間にコマンド待ちループのステップのよが設けられ、さらに、次のステップのとの間に受信したコマンドがステップのとの間に受信したコマンドがステップのといる。

-18-

なり、スタンパイモードに入ることを指示するコマンドメッセージを設けて、このコマンドメッセージが入力された場合にのみスタンパイモードに 人るよう動作する。

このようにすれば、ハンディ端末1は、コマンドを送出する都度、ICカード2に対してリセット信号を加える必要はなくなり、スタンパイ状態にしたいときにのみハンディ端末1からのスタンパイコマンドに応じてICカード2をスタンパイモードに設定することができる。その結果、ICカード2が受けるコマンド毎のリセット信号のハンディ端末1の印加回数を増加させないで済み、その負担を軽減させることができる。

第6図は、第1図のステップ②とステップ②の間にコマンド待ちループのステップ②aが設けられ、さらに、次のステップ⑤とステップ⑥との間に各コマンドについてコマンド処理がそれで終了か否かの判定をする処理を加えたものであって、コマンドに伴って送られた情報からそれを判定する判定処理ステップ⑤aが設けられている。

-17-

前記の判定処理スチップ®aで、YES条件が成立したときには、コマンドに対応して送出された情報に終了コードが含まれていて、それを受信したときには、第1図のステップ®以降の処理を行い、この判定処理でNO条件となり、終了でないときには、ステップ②aの待ちループに入る戻る。

ところで、従来のICカードにあっては、コマンドメッセージの終了を表す終了コードとし、これが転送されていたが、(OB)1 Bが転送されていたが、(OB)1 Bとし、これが転送された場合にスタンパイコマンドのメッセージに入るよう設定することができる。このメッセージを使用することなく、すべてのコマンドルメーシを使用することがアコードを(OA)1 Bから(OB)1 Gに変更するだけでスタンパイモードに入ることが可能である。

以上説明してきたが、実施例では、リセット信 号をスタンパイ解除信号として使用しているが、

- 19 -

なくすることもできる。

4.図面の簡単な説明

第1図は、この発明を適用した一実施例のICカードにおけるMPUの処理のフローチャート、第2図は、その内部構成を示すブロック図、第3図は、その状態遷移の説明図、第4図は、第1図の処理におけるICカードの各端子信号とその処理のタイミングチャート、第5図及び第8図は、それぞれこの発明の他の一実施例のICカードにおけるMPUの処理のフローチャートである。

1…ハンディ端末、2…ICカード、

- 21…外郎インタフェース、
- 22 ... マイクロプロセッサ (MPU),

22a…電源端子 (VCC)、22b…リセット 端子 (RST)、22c…クロック端子 (CL L)、23…RAM、24…マスクROM、 25…EEPROM。

特許出願人 日立マクセル株式会社

代理人 弁理士 祝 山 倍 是 弁理士 山 本 富士男

-21-

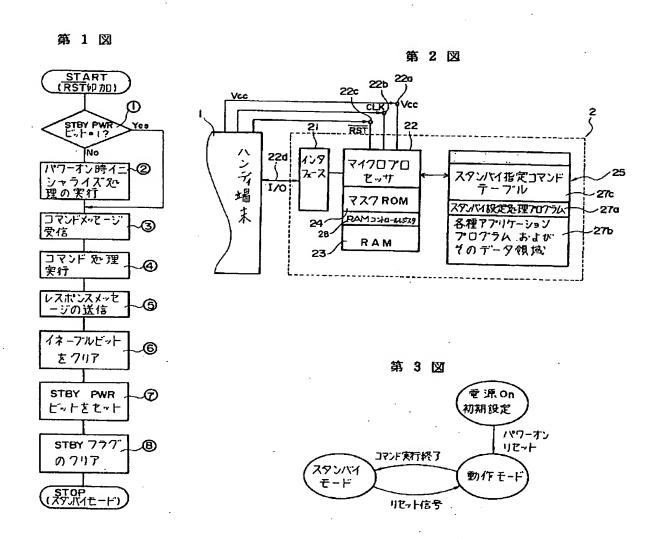
これは、リセット信号に限定されるものではなく、 スタンパイ解除をする信号一般を使用することが できる。

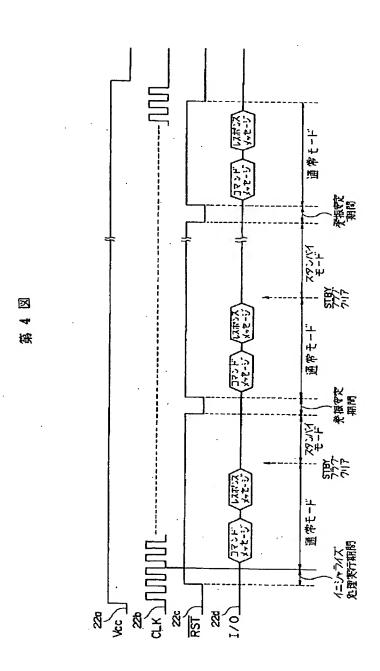
また、実施例では、ハンディ端末を中心として 説明しているが、この発明は、このような端末鏡 置のほかに、各種の端末装置、ホストコンピュー タ、その他の外部装置についても同様に適用でき ることはもちろんである。

[発明の効果]

以上の説明で理解されるように、この発明にあっては、コマンド待ちの状態にあるICカードに対してそれをスタンパイ状態にし、その期間中、そのMPUや周辺回路に対するので、カードの知力には対するのでは、ハンディ端末で間がでは、からはないがいる。また、コマンドを利用して連続する。また、コマンドを利用して連続する。また、コマンドを利用して連続する。また、コマンドを利用して連続する。マンドメッセーン処理後、スタク担となる。コマンドメッセーン処理を引用してある。コマンドがの負担となるようにすれば、ICカードの負担となった信号等のスタンパイ解除信号の印加回数を少し、

-20-





---616---

